

Convocatòria de la C.A.T. d'Enginyeria Electrònica i Enginyeria Tècnica de Telecomunicació (Sistemes Electrònics)

El President de la Comissió Acadèmica de Títol d'Enginyeria Electrònica i Enginyeria Tècnica de Telecomunicació (Sistemes Electrònics) li convoca a la reunió que tindrà lloc **dijous 24 de gener a les 16h00** al Seminari del Departament d'Enginyeria Electrònica (3er. pis bloc D).

ORDRE DEL DIA:

1. Aprovació, si escau, de l'acta de la sessió anterior
2. Informe del President
3. Proposta de Composició de la Comissió de la CEPE (Comissió d'Elaboració del Pla d'Estudis)
4. Precs i preguntes

Burjassot, 21 de gener de 2008

El President de la CAT d'EE i ETTSE

Esteban Sanchis Kilders